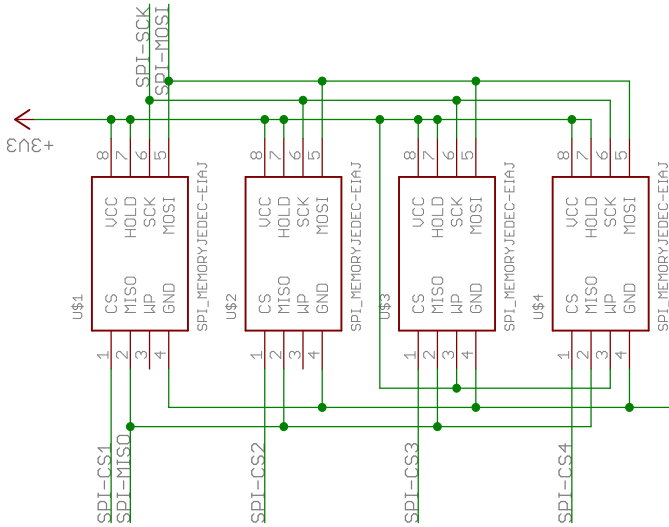


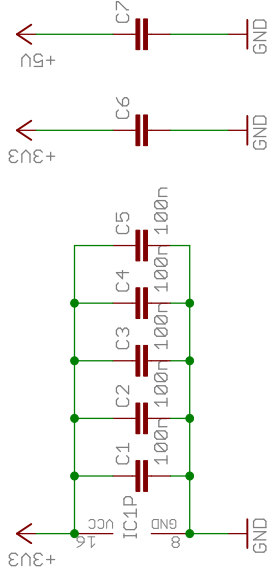
1. SPI-Bus

1.1 SRam und Flash-Speicher



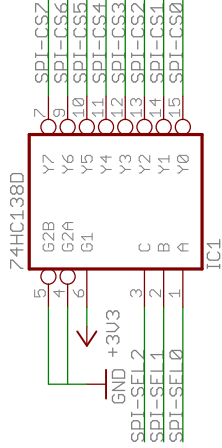
Achtung! Noch nicht getestet!

1.3 Abblock-Kondensatoren

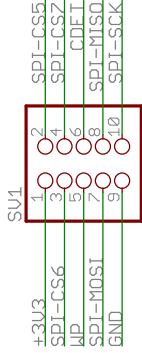


Achtung! Noch nicht getestet!

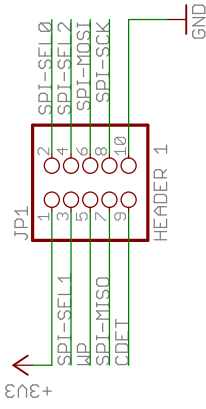
1.2 Channel-Encoder



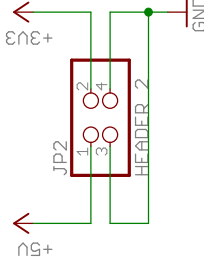
3. Externer SPI-Bus Verbinder



4 Interner SPI-Bus Verbinder



5 +5V und +3V3 Verbinder



Die hier gezeigte Schaltung beruht auf dem SPI-Bus des Propeller C3-Boards von André Lahothé, Parallax und Nurve Networks LLC.

Released under the Creative Commons Attribution Share-Alike 3.0 License
<http://creativecommons.org/licenses/by-sa/3.0>
Design by: GKR

TITLE: MonoProp_Add_3

Document Number:

REV:

Obwohl der Schaltplan nach bestem Wissen erstellt worden ist, kann er trotzdem Fehler enthalten. Ein Nachbau und Test dieser Schaltung zeigte die erwartete Funktionalität. Für den Nachbau dieser Schaltung und die Einhaltung der zuständigen Vorschriften ist der jeweilige Errichter verantwortlich.

Date: 07.12.11 13:36

Sheet: 1/1